

日本国特許庁 JAPAN PATENT OFFICE



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日 Date of Application:

2001年 2月27日

出 願 番 号 Application Number:

特願2001-052302

出 願 人 Applicant(s):

株式会社日立製作所

AST-302 M. Shirai Mattingly, Stanger, Malur 703-684-1120

2001年 7月27日

特許庁長官 Commissioner, Japan Patent Office





特2001-052302

【書類名】

特許願

【整理番号】

NT00P1037

【提出日】

平成13年 2月27日

【あて先】

特許庁長官 殿

【国際特許分類】

H01S 3/18

【発明者】

【住所又は居所】

東京都国分寺市東恋ヶ窪一丁目280番地 株式会社日

立製作所 中央研究所内

【氏名】

白井 正敬

【発明者】

【住所又は居所】

東京都国分寺市東恋ヶ窪一丁目280番地 株式会社日

立製作所 中央研究所内

【氏名】

清水 淳一郎

【発明者】

【住所又は居所】

東京都国分寺市東恋ヶ窪一丁目280番地 株式会社日

立製作所 中央研究所内

【氏名】

辻 伸二

【特許出願人】

【識別番号】

000005108

【氏名又は名称】

株式会社日立製作所

【代理人】

【識別番号】

100068504

【弁理士】

【氏名又は名称】

小川 勝男

【電話番号】

03-3661-0071

【選任した代理人】

【識別番号】

100086656

【弁理士】

【氏名又は名称】 田中 恭助

特2001-052302

【電話番号】 03-3661-0071

【選任した代理人】

【識別番号】 100094352

【弁理士】

【氏名又は名称】 佐々木 孝

【電話番号】 03-3661-0071

【手数料の表示】

【予納台帳番号】 081423

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 光モジュール

【特許請求の範囲】

【請求項1】 半導体レーザ発光部と、当該半導体レーザ発光部よりの光を変調する光変調部と、少なくとも前記光変調部を温度制御する温度制御手段とを、少なくとも有し、且つ、前記半導体レーザ発光部は活性層領域が、In、Ga、A1、及びAsの4元混晶およびIn、Ga、N、及びAsの4元混晶の群より選ばれた少なくとも二つの4元混晶の層を有する多重量子井戸構造を有し、少なくとも前記半導体レーザ発光部もしくは前記半導体レーザ発光部に熱的に接触した前記半導体レーザ発光部を保持する部材上の温度を、前記半導体レーザ発光部及び前記光変調器部の動作時に、摂氏35度以上として温度設定が可能なことを特徴とする光モジュール。

【請求項2】 半導体レーザ発光部と当該半導体レーザ発光部よりの光を変調する光変調部と、少なくとも前記光変調部を温度制御する温度制御手段とが、冷却手段を有せずに配置され、且つ、前記半導体レーザ発光部は活性層領域が、In、Ga、A1、及びAsの4元混晶およびIn、Ga、N、及びAsの4元混晶の群より選ばれた少なくとも二つの4元混晶の層を有する多重量子井戸構造を有し、少なくとも前記半導体レーザ発光部もしくは前記半導体レーザ発光部に熱的に接触した前記半導体レーザ発光部を保持する部材上の温度を、前記半導体レーザ発光部及び前記光変調器部の動作時に、摂氏30度以上として温度設定が可能なことを特徴とする光モジュール。

【請求項3】 少なくとも二つの発光部を有する半導体レーザ発光部と、当該半導体レーザ発光部よりの光を変調する光変調部と、少なくとも前記光変調部を温度制御する温度制御手段と、前記半導体レーザ発光部の発光波長を制御する制御手段とを、少なくとも有し、且つ、前記半導体レーザ発光部は活性層領域が、In、Ga、A1、及びAsの4元混晶およびIn、Ga、N、及びAsの4元混晶の群より選ばれた少なくとも二つの4元混晶の層を有する多重量子井戸構造を有し、少なくとも前記半導体レーザ発光部もしくは前記半導体レーザ発光部に熱的に接触した前記半導体レーザ発光部を保持する部材上の温度を、前記半導体レ

ーザ発光部及び前記光変調器部の動作時に、摂氏35度以上として温度設定が可能なことを特徴とする光モジュール。

【請求項4】 少なくとも二つの発光部を有する半導体レーザ発光部と、当該半導体レーザ発光部よりの光を変調する光変調部と、少なくとも前記光変調部を温度制御する温度制御手段と、前記半導体レーザ発光部の発光波長を制御する制御手段とが冷却手段を有せずに配置され、少なくとも有し、且つ、前記半導体レーザ発光部は活性層領域が、In、Ga、A1、及びAsの4元混晶およびIn、Ga、N、及びAsの4元混晶の群より選ばれた少なくとも二つの4元混晶の層を有する多重量子井戸構造を有し、少なくとも前記半導体レーザ発光部もしくは前記半導体レーザ発光部に熱的に接触した前記半導体レーザ発光部を保持する部材上の温度を、前記半導体レーザ発光部及び前記光変調器部の動作時に、摂氏30度以上として温度設定が可能なことを特徴とする光モジュール。

【請求項5】 前記半導体レーザ素子部及び前記光変調部とが、それらの各々が 別体の半導体素子部として構成されたことを特徴とする請求項3または4項に記載の光モジュール。

【請求項6】 前記半導体レーザ素子部及び前記光変調部が、同一の基板に集積された半導体素子部として構成されたことを特徴とする請求項3または4に記載の光モジュール。

【請求項7】 半導体レーザ発光部と、当該半導体レーザ発光部よりの光を変調する複数の光変調部と、出力光の合波の為の合波器と、少なくとも前記光変調部を温度制御する温度制御手段とを、少なくとも有し、且つ、前記半導体レーザ発光部は活性層領域が、In、Ga、Al、及びAsの4元混晶およびIn、Ga、N、及びAsの4元混晶の群より選ばれた少なくとも二つの4元混晶の層を有する多重量子井戸構造を有し、少なくとも前記半導体レーザ発光部もしくは前記半導体レーザ発光部に熱的に接触した前記半導体レーザ発光部を保持する部材上の温度を、前記半導体レーザ発光部及び前記光変調器部の動作時に、摂氏35度以上として温度設定が可能なことを特徴とする光モジュール。

【請求項8】 一つの基板に、半導体レーザ発光部と、当該半導体レーザ発光部 よりの光を変調する複数の光変調部とを少なくとも有する半導体素子部と、出力 光の合波の為の合波器と、少なくとも前記光変調部を温度制御する温度制御手段とが冷却手段を有せずに配置され、前記半導体レーザ発光部は、複数の発光領域を有し、且つ、前記半導体レーザ発光部は活性層領域が、In、Ga、A1、及びAsの4元混晶およびIn、Ga、N、及びAsの4元混晶の群より選ばれた少なくとも二つの4元混晶の層を有する多重量子井戸構造を有し、少なくとも当該半導体素子部の活性層領域の動作時の温度が摂氏30度以上として温度設定が可能なことを特徴とする光モジュール。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本願発明は、半導体レーザ素子部と変調器とを有する光モジュールに関するものである。本願発明の光モジュールは、温度コントロールされた、例えば、電界吸収型光変調器集積レーザを含む光送信モジュールに適用して極めて有用である。光ファイバ通信において電気信号を光信号に変換する

[0002]

【従来の技術】

従来、光通信用の変調器集積型半導体レーザ(以下、変調器集積レーザと記す)では、半導体レーザにおいて、レーザの発振波長、光出力パワ、および変調器の消光カーブの形状、チャーピング特性を環境温度の変化等が変化しても長期間、安定に保つために変調器集積レーザの素子温度を一定に保つ必要があった。

[0003]

例えば、従来の変調器集積型レーザでは、レーザ活性層および変調器吸収層に InGaAsP(インジウム・ガリウム・砒素・燐)からなる多重量子井戸(MQW:Multi-Quantum Well)から構成されている。従って、バンド構造の特徴から高温での光出力の低下が問題となると同時に、波長の長期 安定性に問題が発生する。この為、これまで、半導体レーザ素子は、30℃以下に設定して素子温度を一定に保ちつつ、光信号を送信していた。

[0004]

又、最近、光ネットワークおよび送信モジュールの効率的運用を目的として、

波長可変機能を持った光変調器集積レーザが知られている。例えば、文献(1)日本公開特許公報、特開平4-72783号あるいは、最近の文献では文献(2)I EEE Photonics Technology Letters. Vo lume 12、No.3、p.242に見られる。

[0005]

【発明が解決しようとする課題】

いま、こうした変調器集積素子を含む光送信モジュールは、そのケースの外壁 の温度が高温(例えば75℃)になることを想定して製作さればならない。しか し、図1に示すように、変調器集積素子の温度とモジュールのケース温度の差が 大きくなるに従って、ペルチェ・クーラの消費電力が急激に消費電力が増大して しまうことが分かる。図1は半導体レーザ装置のケース温度と素子温度の差と、 ペルチェ・クーラの消費電力との関係の例を示す図である。

[0006]

更に、その他のレーザ駆動用の消費電力は、0.2W程度であるから、モジュール全体の消費電極が急激に増大することになる。

-[0007]

しかし、レーザ活性層領域にInGaAsPから構成された多重量子井戸構造を用いると、(1)光出力が低減すること、および、(2)発振波長の長期安定性が保持されないために、変調器集積レーザの設定温度は30℃以下に設定しなければならなかった。一方、半導体レーザ装置内の平均温度は、通常40℃程度以上である。従って、素子に対する設定温度を上昇させることは、ケース温度と素子温度との差を低減することになる。このことは、モジュール動作時の消費電力を低減できることを意味する。また、当該モジュールを組み込んだ光送信ボードあるいは光伝送装置の小型化を図る為には、発熱元となる本モジュールや他の駆動用ICを接近させて配置させなければならず、チップの周囲の温度はさらに上昇する要因を有することになる。

[0008]

従来のレーザ活性層にInGaAsPを用いた変調器集積半導体レーザでは、 上記2つの問題点のために設定温度を上昇させてモジュール消費電力を低減する ことができなかった。

[0009]

前述の波長可変機能を持った光変調器集積レーザに対しては、波長可変を行うためにレーザ部分の温度をコントロールして波長を制御する方法が有力である。前記文献(2)の場合には、レーザ部分だけでなく素子全体の温度コントロールを行っている。この方法はレーザの活性層付近の温度を変化させることによって、分布帰還型レーザの発振波長を変化させる方法である。しかし、上記のように高温での出力レベルおよび長期にわたる発振波長の安定性に問題があり、最も長波長の光を得る動作条件として30℃以下の素子温度しか許されない。このため波長可変幅を大きくするためには素子温度を低温にしなければならない。このため、当該モジュールの外壁ケース温度との差が大きくなりモジュール消費電力が増大するという問題があった。また、光変調器には光デジタル信号を長距離伝送するのに適した光波長は温度によって変化し、その変化率は0.8 n m / ℃であるのに対し、上記レーザ発振波長の温度に対する変化率は0.1 n m / ℃である。このため、レーザと変調器を同じ温度のまま波長変化を得るために、素子全体の温度を変化させると、光変調器の最適動作波長からどんどんずれて行ってしまう

[0010]

これを防ぐために変調器の温度をレーザ部の温度と独立に制御しなければならない。素子のほとんどの部分の温度をペルチェ素子(電子温度調節素子、電子冷却(及び加熱)素子)によって制御し、レーザ活性層近傍の温度を素子上に装荷されたヒータによって制御する場合、装荷したヒータに電流を流さない場合のレーザ活性層温度が低い方が、レーザ発振波長を長波長化した場合のレーザ発振波長が最も短波長に設定されたときのレーザ部温度を十分低く設定しなければ、長波長に波長を変化させたときの光出力の劣化を最小限にとどめたまま、大きな波長可変幅を確保することができなくなる。このようにInGaAsPのMQWから構成されたレーザでは、高温時の出力低下が問題となるため素子の最低設定温度を低くしなければならないが、このために光送信モジュールのケース温度が高くなると消費電力が大きくなるという問題は、最低温度が室温より低い場合が多

く、上記波長可変機能の無い通常の光送信モジュールの場合よりも深刻である。

[0011]

【発明を解決するための手段】

本願発明の基本的形態は、半導体レーザ発光部と、当該半導体レーザ発光部よりの光を変調する光変調部と、少なくとも前記光変調部を温度制御する温度制御手段と、を少なくとも有し、且つ、前記半導体レーザ発光部は活性層領域が、In、Ga、A1、及びAsの4元混晶およびIn、Ga、N、及びAsの4元混晶の群より選ばれた少なくとも二つの4元混晶の層を有する多重量子井戸構造を有し、少なくとも前記変調器部の動作時の温度が摂氏30度以上として温度設定が可能なことを特徴とする光モジュールである。前記変調器と半導体レーザ素子を有する場合、その温度設定は、半導体レーザ素子の発光部及びこの半導体レーザ素子に熱的に接触した半導体レーザ素子の発光部を保持する部材の温度を前記摂氏30度以上として温度設定が可能な形態が多用される。前記半導体レーザ素子の発光部、具体的にはその活性層領域が、温度制御には重要な領域である。

[0012]

本願発明においては、半導体レーザ発光部は活性層領域が、In、Ga、Al、及びAsの4元混晶系あるいはIn、Ga、N、及びAsの4元混晶系の群より選ばれた4元混晶の層で多重量子井戸構造を構成することが重要である。Alを含有する4元系化合物半導体材料を用いることによって、高温雰囲気における光出力特性を確保することが可能となる。あるいは、N含有の化合物半導体材料でも、類似のことが言える。

[0013]

In、Ga、A1、及びAsの4元系化合物半導体材料を用いることによって、伝導帯のバンドオフセットの値が、価電子帯のバンドオフセットの値より大きくすることが可能となる。従って、高温での注入電流のオバーフローが減少する。こうして、本願発明では、高温での光出力の低減が抑えられるのである。このように、本願発明では、伝導帯のバンドオフセットの値が、価電子帯のバンドオフセットの値より大きくすることが、極めて重要である。

[0014]

この為、前記量子井戸構造の構成する化合物半導体材料として、他の化合物半導体材料を用いた場合、所定光出力を得る為に、光変調器部を冷却する必要を、極めて軽減することが出来る。即ち、変調器部を摂氏30度以上の温度に設定できるからである。

[0015]

更には、本願発明においては、通例、半導体素子部に対して用いている前記の温度制御手段、例えば、ペルチエ素子などは不要とすることが出来る。勿論、本願発明の趣旨を、通例の前記温度制御手段を用いても実施することができる。この場合も、設定温度を、通例より高温、例えば、摂氏31度あるいは34度といったように設定できるので、その消費電力を極めて低減することが出来る。尚、本願明細書において、「冷却手段を有せず」との意図は、こうした強制的な冷却手段、電力消費を伴う冷却手段、具体的には電力消費を伴う素子、例えば、ペルチエ素子を有せずとの意図である。従って、例えば、構造上の工夫に伴う空冷手段等を排除するものではない。

[0016]

更には、少なくとも、前記本光モジュールの動作時の温度が、摂氏35度以上として温度設定することが可能である。この場合、ますます、その消費電力を極めて低減することが出来る。勿論、この場合も、本願発明の趣旨を、通例の前記温度制御手段を用いて実施することができる。この場合も、設定温度を、通例より高温に設定できるので、その消費電力を極めて低減することが出来る。

[0017]

これまで、半導体レーザ装置、わけても光変調器を搭載した半導体発光装置に おいて、こうした高温での動作が可能なことは、考えられもしなかったのである 。本願発明が、初めてこのことを実現したものである。

[0018]

InGaAlAs系の化合物半導体、InGaNAs系の化合物半導体を用いての前記量子井戸構造の構成は、通例の方法に従ってよい。

[0019]

本願発明の発明思想は、多点発光の半導体レーザ装置、複数の発振波長を有す

る半導体レーザ装置、半導体レーザ部と光変調部とを有する半導体発光装置などに有用である。例えば、DWDMの所定波長に対応する発光部が、複数、即ちマルチチップとして構成することが出来る。又、半導体レーザ部が、波長の異なる複数の発振を有する場合、本願発明は極めて有用である。

[0020]

わけても、本願発明は、変調器が集積された半導体レーザ装置に有用である。 この場合、複数の発光部を有し、これらの光を合波器にて合波し、光変調器で光 の変調を行う形態の半導体発光装置が、その代表的形態である。

[0021]

本願発明は、前記半導体レーザ素子部及び前記光変調部、あるいは合波器など、半導体発光装置を構成する諸部分の各々が別体の半導体素子部として構成された形態、あるいは、これら諸部分が、同一の基板に集積された半導体素子として構成された形態をも取り得る。

[0022]

前記変調器としては、通例の電界吸収型光変調器が有用である。

[0023]

本願発明の最も代表的な例では、半導体レーザ部の活性層領域の近傍には、温度制御手段、例えばヒータが設けられ、その発振波長の制御が可能となっている。更に、こうした例では、多くの場合、光変調器部の光変調吸収層の近傍に、温度制御手段、例えばヒータが設けられている。

[0024]

【発明の実施の形態】

本願発明の具体的の例を説明するに先立って、本願発明に係わる技術的詳細を 説明する。更には、従来技術との比較も例示する。

[0025]

本願発明の代表例では、光出力を維持するとともに、高温での発振波長安定性を確保した状態でモジュールの消費電力を低減するためにレーザ活性層として伝導帯のバンドオフセットを100meV以上としたInGaAlAsを用いて構成されたMQWを採用する。こうした、バンドオフセットを用いることによって

、本願発明はより効果的である。

[0026]

図2はInGaAsPのMQWのバンド構造を模式的に示す図である。このMQWの例は、InGaAsPの井戸層102とInGaAsPの障壁層103で構成される。符号100は伝導帯の下端、符号101は価電子帯の上端を示している。符号104は電子、105は正孔を示す。正孔107は各井戸層に不均一に注入されている。図2に示すように、InGaAsPのMQWでは、通常伝導帯のバンドオフセットは価電子帯のバンドオフセットと同程度かこれより小さい

[0027]

しかし、適切な歪のInGaAlAs-MQWでは、図3に示すように伝導帯のバンドオフセットが価電子帯のバンドオフセットよりも大きくなる。図3は、InGaAlAsのMQWのバンド構造を模式的に示す図である。このMQWの例は、InGaAlAsの井戸層112とInGaAlAsの障壁層113で構成される。符号110は伝導帯の下端、符号111は価電子帯の上端を示している。符号114は電子、115は正孔を示す。

[0028]

こうした構成よって、高温での注入電流のオーバーフローが減少し、高温での 光出力の低減を抑圧できる。

[0029]

これと同時に、図2のInGaAsP-MQWでは、高温でのキャリアのオーバーフローが顕著になるため、光出力を一定に保つ制御をかけた状態で動作させている場合、結晶の劣化による光出力低下を補うためにキャリアのオーバフロー分だけ電流注入大きくしなければならない。言い換えれば、伝導帯のバンドオフセットが小さい場合、スロープ効率が電流注入レベルが高いときに低下し、余分な電流注入増加をもたらす。これによって、伝導帯オフセットが小さい従来のInGaAsP-MQWを用いた変調器集積レーザの場合には、InGaAlAs-MQWを用いた変調器集積レーザに比べて発振波長の長波長化が大きく、発振波長の長期安定性が高温動作の場合に保てない。

[0030]

図4は、レーザ素子の温度と光出力の関係を例示する図である。曲線200は InGaAlAsを用いた半導体レーザ装置、曲線201はInGaAsP-MQWを用いた変調器集積レーザの例を示す。実際、図4に示すように、本願発明においては、レーザ活性層が高温になっても出力パワの低下は小さい。これによってモジュール動作時の素子および素子周囲温度をより高温まで上昇させることができる。但し、「モジュール動作時」とは、レーザから光信号が送信されており、所望の距離のファイバ伝送後に、十分なアイ開口が得られている状態のことである。従って、この状態は、レーザ、変調器、温度調整機構、および波長調整機構が通電されて設計どおりの動作を行っている状態をさす。また、「素子の周囲温度」とは、素子を温度制御するためのペルチェ等の温度調整素子と素子の間にある素子を物理的に保持する部分の温度をしめす。実際には、図5及び図6で示すように、素子を保持するキャリア上に接触したサーミスタの示す温度を素子温度とする。実際に光送信モジュールが設置される光送信装置は40~50℃以上となる場合が多い。尚、図5及び図6の詳細は後述される。

[0031]

レーザ活性層として、この材料を用いた場合には、光送信モジュールの平均消費電力を最小に抑えるために、光送信モジュールのケース温度の平均値付近に変調器集積素子の温度を保つ必要がある。

[0032]

又、高密度波長多重(DWDM:Dense Wavelength Division Multiplexing)伝送を行うためのレーザモジュールは、一つのレーザモジュールが多くのチャネルの波長に対応することができれば、故障時のバックアップ光源を削減することができる。従って、この形態は、伝送装置コスト制限するとともに、レーザ波長によって送信先を変更することが可能となり、ネットワーク効率的運用に効果がある。更に、レーザ活性層の温度変化によって発振波長を調整する方式の波長可変レーザは、DBRを用いた方式に比べて波長可変時の縦モードの安定性が高いことおよび、スペクトル線幅が細いことから長距離幹線系の光伝送に好適である。

[0033]

更に、変調器集積レーザで素子設定温度を上昇させるためには、レーザの活性 層と変調器の吸収層の波長差を、特別な関係で変更しなければ伝送特性、出力光 波形特性を得ることができない。実際、変調器集積レーザでは変調器の出力波形 を決められた基準に設定するためには、図6のレーザ部分のInGaAs/In GaAlAs量子井戸の動作温度での伝注入発光波長(レーザ発振前)は1.5 5μm程度でありITUで定められた発振波長から5nmほど短波長に設定した 。変調器部の動作温度での発光波長は40nm以上短波長になっており、151 Onm以下に設定しなければならない。しかし、通常室温でMQWの構成要素の 組成等は室温で測定されることから素子作製時にはレーザ部分の温度特性と変調 器部分の温度特性の違いを補正するために室温と動作温度のずれを△Tとしたと き、レーザ部の室温での発振波長は変調器部のバンドギャップ波長よりもΔλ= △T×(レーザ発振波長の温度変化係数(nm/℃)ー変調器吸収層のバンドギ ヤップ波長)だけさらに短波長にしなければならない。尚、前記変調器吸収層は 量子井戸層で構成される。実際には素子設定温度を50℃にするためにはかつ4 0nmのレーザ発振波長と変調器バンドギャップ波長の差が伝送特性、波形品質 上適切な変調器の場合57.5nmだけ変調器のバンドギャップをレーザに対し て短波長化しなければならない。

[0034]

<実施の形態1>

図5は本発明にかかわる半導体レーザモジュール内部の上方から見た平面図、 図6は、モジュール内部の横断面図である。

[0035]

光変調器集積半導体レーザダイオード1は、例えば、A1N製のサブマウント2上に搭載され、さらにこのサブマウント2は、キャリア3に半田で固定されている。このキャリア3はペルチェ・クーラ4上に搭載されて、金属製の収納ケース5内に収納されている。前記レーザ・キャリアは、一般説明における半導体レーザ素子の発光部を保持する部材に相当する。温度センサであるサーミスタ9はキャリア3に接触し、キャリアの温度をモニタしている。A1N製サブマウント

の厚さは0.254mmであり、熱伝導率は1.3W/cmKとなり、キャリアと素子との温度差は1℃以下にできる。よってサーミスタの示す温度はほぼ素子の温度と同一と考えてよい。

[0036]

図5において、符号6はリードフレームで、電気信号の入力端子、符号7は、 変調器信号入力用マイクロストリップラインである。

[0037]

図7は、変調器集積レーザ素子の構造の斜視図である。

[0038]

符号21は変調器電界印加のためのp型電極であり、この電極の直下に光変調器を構成する光導波路が設けられる。符号22は分布帰還型(DFB:Distributed Feedback)レーザの電流注入用p電極であり、変調器と同様にこの直下にレーザを構成する光導波路がある。符号27はこのDFBレーザのグレーティングであり、レーザの縦モード(光導波路に平行な方向のモード)の単一モード安定性を図る。次に、このサブマウントの裏面にもグランド用電極が設けられていて、CuW製のキャリアに固定されていると同時に接地されている。CuW製のキャリアは、図5の符号3に示される。

[0039]

図5の符号8はフォトダイオードであり、レーザチップの変調器1とは反対側から放射される光の強度をモニタすることによって、一定の光出力がレーザ部から出力するパワを一定に保つ制御を可能としている。符号13はファイバ結合用非球面レンズ、14はアイソレータ、15はシングルモードファイバである。

[0040]

[0041]

こうして形成した半導体層 30に、幅 1.7μ mのストライプを深さ 1.9μ mで形成し、導波路を構成する。この導波路を保護する保護膜 29 を、例えば 10_2 で形成する。 p-電極 22 を形成するためにポリイミド樹脂で導波路ストライプ以外のところを平坦化する。その後、 p-電極 22 を形成する。最後に、半 導体基板の裏面に n 型一電極 3 3 を形成する。

[0042]

このような高周波回路をもつキャリアは、ペルチェ・クーラー4上に搭載される。ペルチェ・クーラーは、図5に符号4として示される。このペルチェ・クーラー4は収納ケース5の底部に固定されている。このペルチェ・クーラー4のリード(9、10)を介して所定の電流を供給すると、ペルチェ・クーラーの4の上側では熱の吸収が起こり、キャリア3上のサブマウント2および半導体レーザチップ1を冷却することができる。また、供給する電流の極性を反対にすることによって、熱を素子に加え素子温度を上昇させることができる。また、図5中の1はサーミスタであり抵抗によって、温度をモニターしレーザの駆動温度を設定した温度で一定に保つ。

[0043]

る。図での特性に、「25-85°C、20°Cstep」、あるいは「100-40°C、20°Cstep」と説明される曲線は、次の意味を示している。即ち、前者で括られた曲線群は、上側より、25°Cより20°Cのステップで、25°C、45°C、65°C、及び85°Cでの特性曲線を示している。後者も同様の考え方で説明されている。

[0044]

本例のように、本願発明によれば、消費電力を従来の4.9Wから1.7Wまで低減することができた。また、n型基板としてGaAsを用い、また量子井戸層として、InGaNAs/InGaNAs多重量子井戸構造を図6の31の層に用いても、同様なモジュールの消費電力低減の効果は得られる。

[0045]

<実施の形態2>

本例は、複数の発光部を有するレーザ部、変調素子部分、及び合波器が一つの基板に集積化された例である。

[0046]

図10には、同一基板120上に複数の分布帰還型レーザ素子部分51と変調素子部分52が合波器53で結合されている場合の実施例を示す。本願に係わる部分以外の各部の基本構成は、通例の構成で十分である。尚、符号140はレーザ部の電極、127は変調器部の電極、126は温度制御の為の手段、具体的にはヒータである。

[0047]

この例では、4つのレーザ発振部を有し、その各々の発振波長は3.2 n m間隔で配置される。そして、これらの発振波長のより精度の高い制御は、レーザ活性層領域の温度をコントロールすることによって行う。そのため、レーザが1つの場合と同じように、モジュールの消費電力を低減するために活性層にInGaAlAs/InGaAlAsの多重量子井戸構造を用いることによって、素子設定温度を上昇させることができる。

[0048]

図11に素子の断面図を示す。一つの基板130に、DFBレーザ部51、合

波器部52、変調器部53が搭載されている。符号131は基板と反対側の半導体層である。レーザ部51と変調器53の多重量子井戸構造とバンドギャップ波長等は、実施の形態1と同じである。しかし、合波器52は、光導波路部分のコアはInGaAsPで構成され、この室温でのバンドギャップ波長は1.2μmとした。合波器のクラッド層即ち、コアの上下の層は、InPから構成されている。本例では、波長可変幅は15nmで、消費電力1.5Wの素子を実現することができる。

[0049]

<実施の形態3>

本例は、積極的な波長可変手段を有する半導体レーザ装置に本願発明を適用した例である。上記2つの実施例と異なり、本例は、レーザ部にヒータを用いて、レーザ部を局所的に加熱することによって変長器部の温度を素子設定温度に保ちつことが出来るようにした波長可変レーザモジュールの低消費電力化をはかった実施例である。

[0050]

図12は、本例を示す斜視図である。所定の半導体基板120に、半導体諸素子部を形成する為の半導体層領域121を介して、平坦化および電極容量の削減のためのポリイミド層102が形成される。符号130、及び131は、各々、レーザ素子部で、符号132、133は、各々、レーザ部の一方の電極を示す。そして、この例では、レーザ部130、131に隣接して、温度可変手段、例えば、ヒータ部61が設けられている。レーザ部130及び131からのレーザ光は、光導波路128によって変調器部125に入力出来るように構成されている。そして、その変調器部125は、隣接して温度可変手段、例えば、ヒータ126が設けられている。尚、符号127は一方の電極である。

[0051]

本例は、レーザ部分の温度を、図12のヒータ61で行うことによって、発振 波長を変化させると同時に、変調器の活性層領域(吸収層)の温度を一定に保つ ことによって、出力光波形の形をおよび長距離伝送特性等を最適条件に保つこと ができる。このときにも素子設定温度すなわち変調器活性層(吸収層)温度を高 くすることによって、モジュール消費電力を低減することができる。実際、実施例とおなじように、DFB型レーザ部の量子井戸構造を有する活性層領域と変調器の量子井戸吸収層の材用を、InGaAlAs/InGaAlAsによって構成される多重量子井戸構造あるいはInGaNAs/InGaNAsによって構成される多重量子井戸構造にすることによって、高温でも高信頼かつ高出力の変長器集積レーザを実現することができる。この時、レーザ部のレーザ発振波長と変調器部のバンドギャップ波長との波長差を、室温においては、実施例1と同様に大きくすることは当然である。

[0052]

この時、波長を精度高く制御するために、図13に示すようなフィードバック機構を導入する。図13は、その基本構成を示す図である。ペルチエ・クーラ83上に、レーザ部81及び変調器部82が搭載されている。レーザ部81は複数個設けられ、各レーザ部81は、その近傍に温度可変手段、例えば、ヒータ80が設けられ、波長可変レーザ71を構成している。

[0053]

本例では、変調器82から光信号84が射出されるが、この光の波長を監視する波長モニタ72が配される。この波長モニタ72は、波長変化を電圧変化に変換する波長モニタである。波長モニタ72の信号に基づき、レーザ部81、ヒータ部80、及びペルチエ・クーラ83を制御する。こうした波長モニタは、波長依存性を持つエタロンなどのフィルタと受光素子を組み合わせることによって構成される。即ち、信号光84を一部分岐して、波長モニタ72に導く。この光は透過率が波長によって異なるエタロンフィルタを透過して、受光素子に入射する。こうすることによって、受光素子に入射する光強度と波長との間に対応関係をつけることができ、受光強度によって波長をモニタすることが出来る。

[0054]

実際には、所望の波長の光がレーザから出力されたなら、波長モニタからの出力が0となるように設計されている。実際には要求された光波長を4つに分類できるテーブルを73の制御系の中のメモリに記憶させておき、特定のレーザに電流を流し発振させる。次に波長の微調整を行うために動作しているレーザの近傍

に配置されたヒータに電流をながして波長モニタの出力が 0 になるまでヒータの電力を増やしつづける。この時、素子のレーザ部以外の領域の温度を一定に保つように図 5 のサーミスタ 9 の出力が素子温度設定値と一致するようにペルチェー・クーラーの電流を増加させる。この 2 つの制御は 1 つのデジタル I Cを用いで行うことも可能であり、またアナログ回路を組み合わせても可能である。

[0055]

又、この実施例ではレーザ近傍にヒータを配置したが変長器近傍にヒータを配置し、変長器の温度をヒータとペルチェクーラで一定に保ち、レーザ部の温度をペルチェクーラで保つこのによっても波長可変レーザを実現することができる。

[0056]

これまで説明してきた本願発明の諸形態の代表的な例を列挙すれば、次の通りである。

[0057]

その第1は、光通信用変調器集積半導体レーザの活性層にInとGaとA1とAsの4元混晶が含まれた多重量子井戸から構成されており、その半導体レーザチップもしくは上記チップに熱的に接触したレーザを保持する部品上の温度がレーザおよび変調器の動作時に35℃以上である変調器集積レーザを含む光通信用モジュールである。

[0058]

その第2は、光通信用変調器集積半導体レーザの活性層に $In \ge Ga \ge N \ge As$ so 4 元混晶が含まれた多重量子井戸から構成されており、その半導体レーザチップもしくは上記チップに熱的に接触したレーザを保持する部品上の温度がレーザおよび変調器の動作時に35 %以上である変調器集積レーザを含む光通信用モジュールである。

[0059]

その第3は、光通信用変調器集積半導体レーザの活性層にInとGaとAlとAsの4元混晶あるいはInとGaとNとAsの4元混晶が含まれた多重量子井戸から構成されており、レーザ活性層の近傍もしくは光変調器吸収層の近傍あるいはその両方の近傍に当該活性層および吸収層に熱を加えるためのヒータを形成

し、かつ、モジュール動作時の活性層の最高温度が35℃以上であることを特徴 とした光通信用モジュールである。

[0060]

その第4は、光通信用変調器集積半導体レーザの活性層にInとGaとA1とAsの4元混晶あるいはInとGaとNとAsの4元混晶が含まれた多重量子井戸から構成されており、モジュール内に複数の変調器集積素子と出力光信号の合波器を含み、かつモジュール動作時の活性層の最高温度が35℃以上であることを特徴とした光通信モジュールである。

[0061]

その第5は、光通信用変調器集積半導体レーザの活性層にInとGaとA1とAsの4元混晶あるいはInとGaとNとAsの4元混晶が含まれた多重量子井戸から構成されており、同一基板上にレーザを構成する光導波路、複数本とレーザ出力光を合波する為の合波器と光変調器を含み、かつモジュール動作時の活性層の最高温度が35℃以上であることを特徴とした光通信モジュールである。

[0062]

以上、詳細に説明したように、本願発明によれば、変調器集積型レーザモジュールのモジュール消費電力の低減特にペルチェ・クーラの消費電力を低減することができる。又、波長可変変調器集積レーザモジュールにおいて、広い波長可変巾とモジュール低消費電力化を同時に実現することができる。

[0063]

【発明の効果】

本願発明によれば、高温動作時においても、発振波長の安定性を確保しつつ、 低消費電力なる光モジュールを提供することが出来る。

【図面の簡単な説明】

【図1】

図1は、素子温度とモジュールケース温度の差と、消費電力との関係を例示する図である。

【図2】

図2は、InGaAsP多重量子井戸のバンドダイヤグラムである。

【図3】

図3は、InGaA1As多重量子井戸のバンドダイヤグラムである。

【図4】

図4は、光出力とレーザ活性層領域の温度との関係を示す図である。

【図5】

図5は、モジュールの上面図である。

【図6】

図6は、モジュールの断面図である。

【図7】

図7は、変調器を集積したレーザ素子の斜視図である。

【図8】

図8は、変調器を集積したレーザ素子の光の進行方向と交差する面での断面図である。

【図9】

図9は、本願発明を適用した、変調器を集積したレーザ装置の電流・光出力の 関係を示す図である。

【図10】

図10は、多点発光のレーザ素子を集積した素子の斜視図である。

【図11】

図11は、多点発光のレーザ素子を集積した素子の断面図である。

【図12】

図12は、変調器近傍にヒータを装着した波長可変レーザの斜視図である。

【図13】

図13は、波長制御を行う為の機構の例を示すループ図である。

【符号の説明】

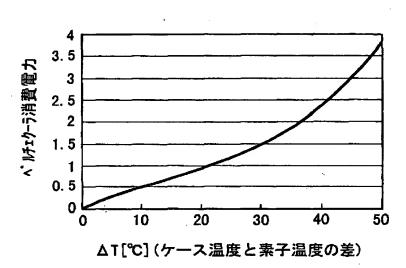
1:変調器集積型レーザダイオード、2:A1Nサブマウント、3:CuWキャリア、4:ペルチェ・クーラ、5:モジュールケース、6: 電気信号入力端子、7: 変調器信号入力用マイクロストリップライン、9:温度モニタ用サーミスタ、10:ボンディングワイヤ ペルチェクーラ、11: ボンディングワイ

ヤ ペルチェクーラ、12:サブマウント上のマイクロストリップライン、13:ファイバ結合用レンズ、14:アイソレータ、15:光出力用ファイバ、21:変調器集積光源の変調器部分(電極)、22:変調器集積光源のDFBレーザ部分(電極)、23:N型InP基板、24:断面図切断位置、27:分布帰還用(DFB)グレーティング、28:平坦化用ポリイミド樹脂、38:変調器電極、29:二酸化シリコン保護膜、30:上部ガイド層、31:InGaAlAs/InGaAlAs多重量子井戸層、33:n-型電極、51:DFBレーザ部分(4本アレイを図示する)、52:電界吸収型変調器部分、53:合波器部分、61:レーザ活性層加熱用ヒータ、71:変調器レーザアレイ集積素子(レーザ4チャンネル)、72:発振波長モニタ、73:制御系。

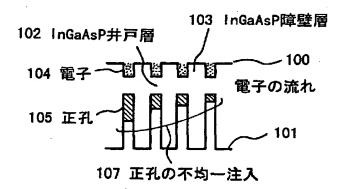
【書類名】 図面

【図1】



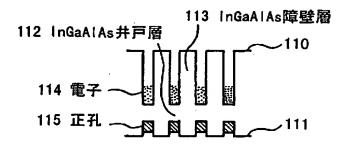


【図2】

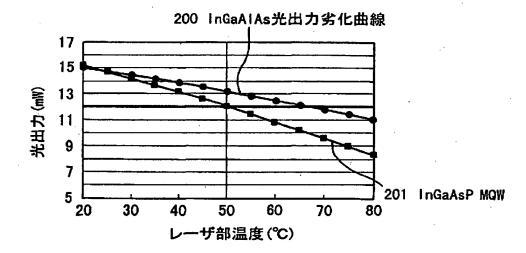


【図3】

図 3

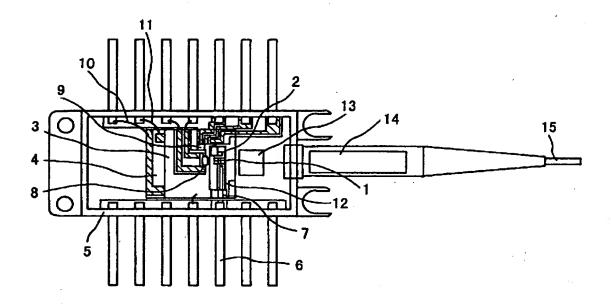


【図4】

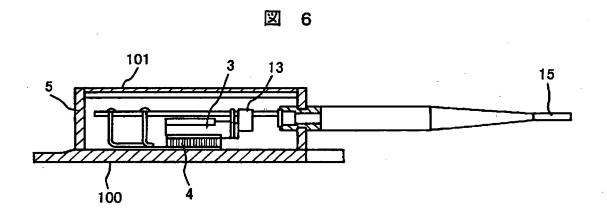


【図5】

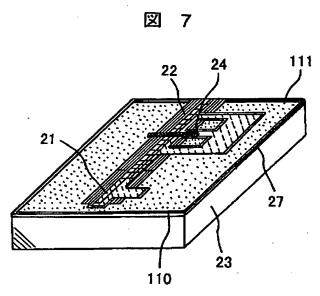




【図6】

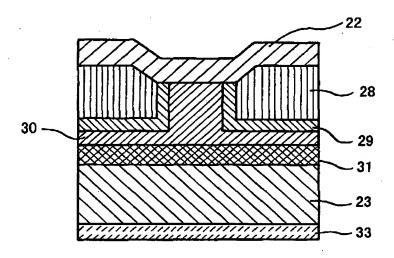


【図7】



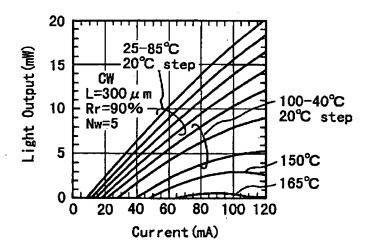
【図8】



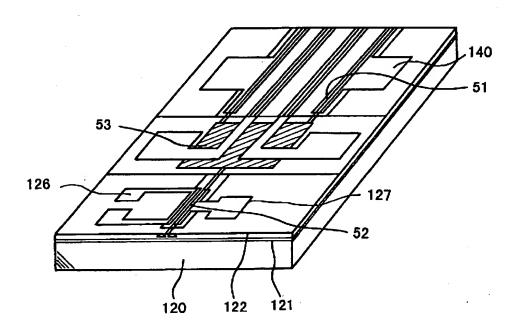


【図9】



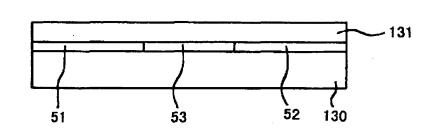


【図10】



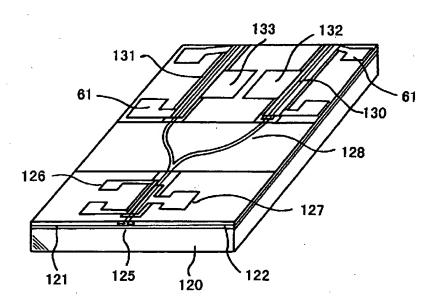
【図11】



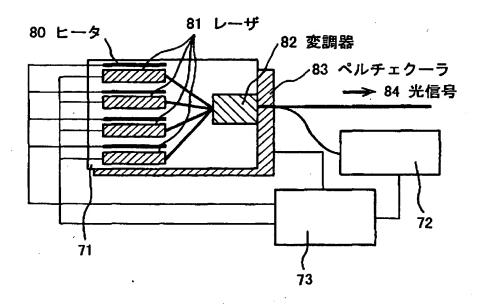


【図12】

図 12



【図13】



【書類名】 要約書

【要約】

【課題】 本願発明の課題は、変調器集積レーザのモジュール消費電力を低減することにある。

【解決手段】 レーザ活性層領域を構成する多重量子井戸をInGaAlAs/InGaAlAsで構成することによって、高温に素子を保っても信頼性および光出力レベルをたもつ。このとき変調器とレーザの波長の発振波長とバンドギャップ波長の差は上記素子設定温度上昇に比例した分だけ大きくとることが伝送特性を維持するために必要である。このことによってモジュールケース温度と素子設定温度差が小さくなり、モジュール消費電力を低減することができる。

【選択図】 図3

出願人履歴情報

識別番号

[000005108]

1. 変更年月日

1990年 8月31日

[変更理由]

新規登録

住 所

東京都千代田区神田駿河台4丁目6番地

氏 名

株式会社日立製作所